

PROCÉDÉ DE CONFIGURATION D'UN CIRCUIT CORRIGÉ COMPRENANT UN CIRCUIT IMPARFAIT ET UN CIRCUIT DE PRÉ-DISTORSION

Avantages technologiques

Systeme universel :

- Simple
- Robuste

Systeme performant :

- Gain de temps
- Meilleure efficacité (réglages optimums)
- Linéarisation parfaite

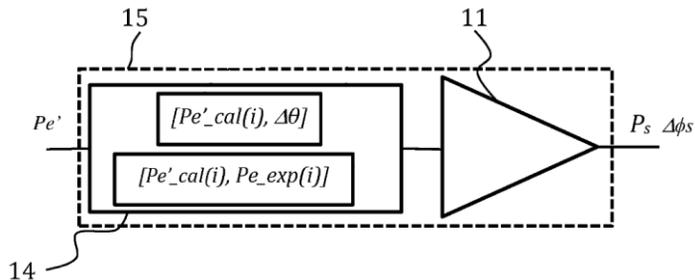


Schéma d'un circuit corrigé

- (11) Circuit non-linéaire
- (14) Circuit de pré-distorsion
- (15) Circuit corrigé

Synthèse de l'invention

L'invention concerne la fonction de linéarisation des équipements électroniques d'amplification de puissance (RF).

Limiter les distorsions dans la transmission de données à travers un équipement non linéaire nécessite des réglages coûteux.

L'invention propose une méthode d'extraction simple des caractéristiques de transfert du linéariseur quasi-statique, en fonction des caractéristiques d'une non linéarité quasi-statique. Les caractéristiques extraites peuvent être ensuite utilisées, par l'intermédiaire d'une table ou d'une relation analytique, pour émuler/réaliser le linéariseur quasi-statique.

Applications potentielles

- Toutes non-linéarités électroniques quasi-statiques
- Domaine des hyperfréquences (400 MHz à 300 GHz)

Bénéfices commerciaux

- Economique : gain de temps
- Système simple et généralisable
- Coûts faibles

Invention brevetée disponible sous licence.